

DSP 实验室、EDA 实验室简介

系/院名称	物理与电气信息学院		系/院编码	03	实验室编码		13-01
使用面积（m²）	120		建立年份	2006			
管理级别	4	1.国家重点 2.部级重点 3.校级 4.系/院级					
类 别	2	1.基础 2.专业 3.科研 4.综合					
地 点	物理与电气信息学院实验楼 F308						
实验中心主任	姓名	郑世旺	联系方式	2594511/15203709563	E-mail	hi_zsw@sina.com	
管理员	姓名	刘红兵	联系方式	13937043976	E-mail	sqsyhb@163.com	
实验室简介	1. 实验设备 DSP 教学实验系统 22 台/套， DSP 图像处理系统 2 台， CPLD/FPGA 实验开发系统 12 台，电子计算机 40 台，数字存储示波器 18 台，函数信号发生器 19 台等共 115 台件，价值 569949 元；实验设施 80 多件 ， 价值 2 万多元。 2.该实验室管理人员是刘红兵老师，实验技术人员是赵永红老师、朱震杰老师。 3.该实验室承担的实验课程为 DSP 实验和 EDA 实验，实验项目共 12 个。 4.电子信息工程专业的学生在校期间每周六、日上午为实验室开放时间。 5. 实验室特色。数字信号处理实验和 EDA 实验专为电子信息工程专业本科生开设，是学习数字信号处理和 EDA 技术实验课程中重要的实践环节。数字信号处理技术是每一个电子信息科学工作者必须掌握的重要知识，通过实验可以使学生掌握数字信号处理系统设计和开发的基本过程，提高学生调试系统的能力，并增强其分析、整理数据和撰写工作报告的能力；EDA 技术实验使学生了解 EDA 技术的应用与发展状况；使学生了解 CPLD 的体系结构、工作原理、功能和特点；掌握电子线路硬件描述语言（VHDL）；初步具备利用 CPLD 芯片设计、开发、调试电子系统的能力；掌握和使用 Max+plus II 开发系统进行电子系统的设计、仿真、测试。						